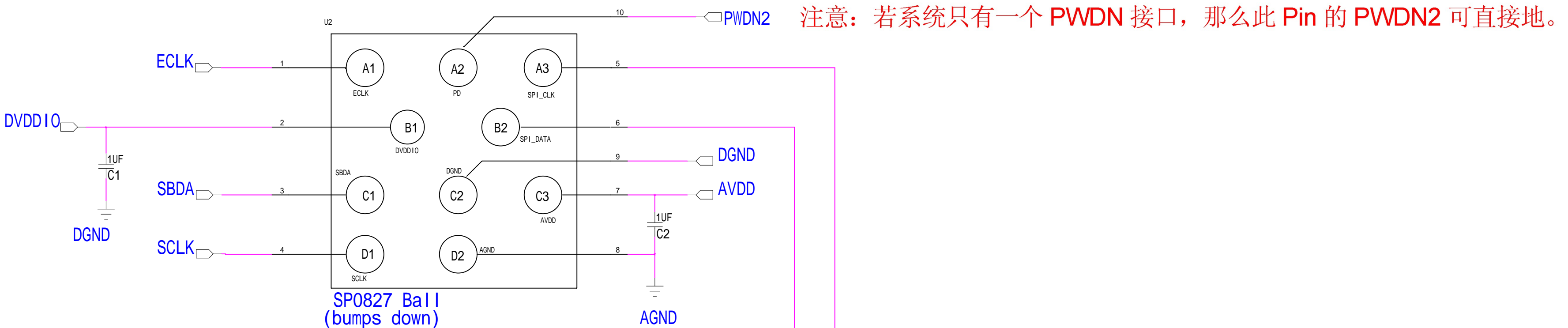


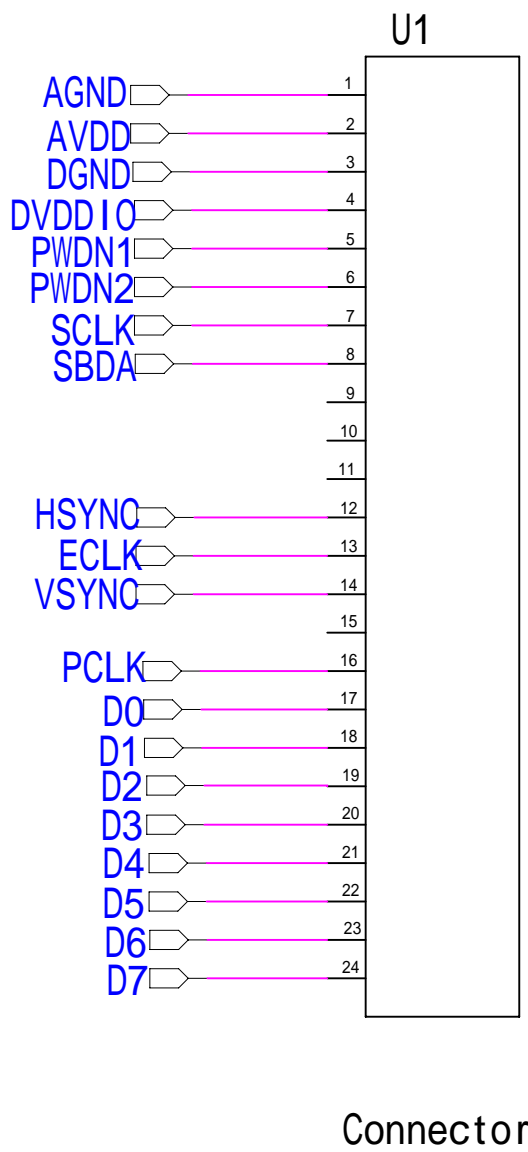
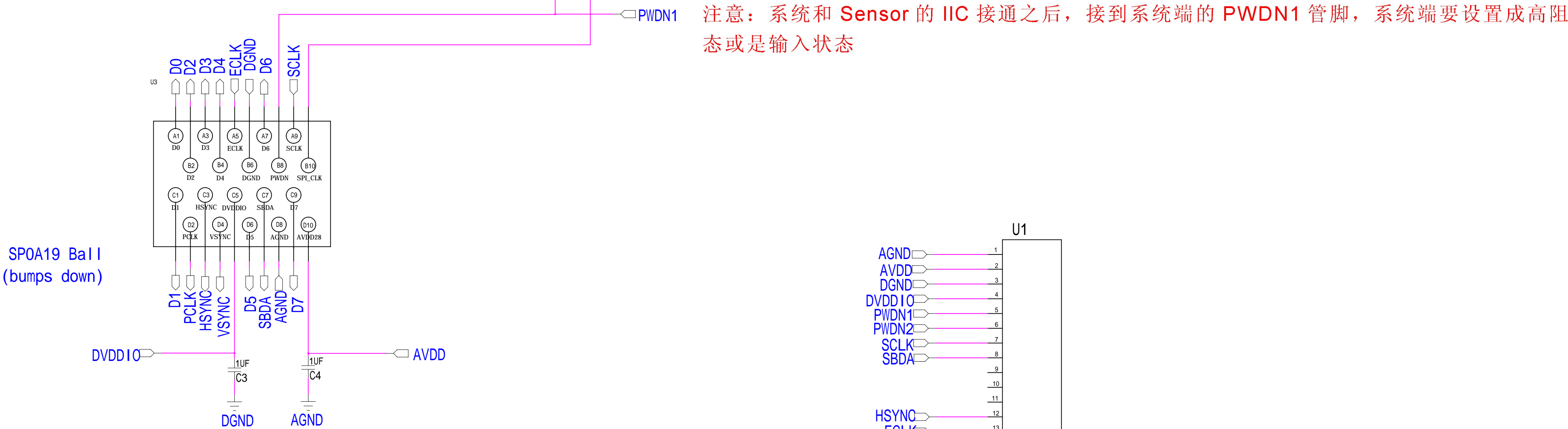
REVISION RECORD			
LTR	ECO NO.	APPROVED:	DATE:

SP0827+SP0A19 Reference Design for Module

前摄像头模组设计



后摄像头模组设计



- 注：
- 电源 DVDDIO 可兼容 1.8V/2.8V,根据系统接口电气特性由系统设定;AVDD 必须为 2.8V;若 AVDD28 与 DVDDIO 模组内部短接，则 DVDDIO 也必须为 2.8V;
 - 若系统只有一个 PWDN 接口，那么 Sensor 的 PWDN2 可直接接地,PWDN1 要给系统受控；
 - 系统和 Sensor 的 IIC 接通之后，接到系统端的 PWDN1 管脚，系统端要设置成高阻态或是输入状态；
 - PCB 设计时，芯片电源滤波电容(最小一定要贴 0402 封装 1uf)，请靠近电源管脚放置，电源应尽可能不细于 0.2mm 设计，地线拉网铺地；
 - PCLK/VSYNC/HSYNC/D0~D7/I2C 走线尽可能平行等长设计，时钟走线尽可能短粗被地包着走；
 - 模组生产时，FPC 采用抗干扰设计。

COMPANY: SuperPix Micro Technology Co.,Ltd.			
TITLE: SP0827+SP0A19 Module			
CODE: A4	SIZE: A1	DRAWING NO: 2012.4.19	REV: V1.0
SCALE: 1:1		SHEET: 1 of 1	

DRAWN: LiuWQ	DATED: 2012.4.19
CHECKED: Fan	DATED: 2012.4.19
QUALITY CONTROL: ----	DATED: ----
RELEASED: ----	DATED: ----